

Государственное автономное профессиональное  
образовательное учреждение Тюменской области  
«Тюменский колледж транспортных технологий и сервиса»  
(ГАПОУ ТО «ТКТТС»)

СОГЛАСОВАНО

Начальник участка производства,  
Тюменская дистанция сигнализации,  
централизации и блокировки -  
структурное подразделение  
Свердловской дирекции  
инфраструктуры – структурное  
подразделение Центральной  
дирекции инфраструктуры ОАО  
«РЖД» (ШЧ-7)

Михайлов Е.Ю.

«14» апреля 2019 г.

М.П.



УТВЕРЖДАЮ

заместитель директора  
по учебно - производственной  
работе

Н.Ф. Борзенко  
«14» апреля 2019 г.

## РАБОЧАЯ ПРОГРАММА

учебная дисциплина ОП.08 Цифровая схемотехника  
специальность 27.02.03 Автоматика и телемеханика на транспорте  
(железнодорожном транспорте) (базовая подготовка)

Тюмень 2019

Рабочая программа учебной дисциплины «Цифровая схемотехника» разработана на основе Федерального государственного образовательного стандарта (далее ФГОС) по специальности среднего профессионального образования (далее СПО) 27.02.03 Автоматика и телемеханика на транспорте (на железнодорожном транспорте), утвержденного приказом Министерства образования и науки РФ от 28 февраля 2018 г. № 139 и примерной основной образовательной программы по специальности 27.02.03 Автоматика и телемеханика на транспорте (на железнодорожном транспорте).

Рассмотрена на заседании ПЦК профессионального цикла (отделение автоматике, информатики и сервиса),  
протокол № 9 от «10» апреля 2019 г.

Организация – разработчик: ГАПОУ ТО «ТКТТС»

Разработчик: Сиглов И.В., преподаватель ГАПОУ ТО «ТКТТС»

## СОДЕРЖАНИЕ

1 ОБЩАЯ ХАРАКТЕРИСТИКА ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	5
2 СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ	5
3 УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ	13
4 КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	14

# 1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП 08 ЦИФРОВАЯ СХЕМОТЕХНИКА

## 1.1. Место дисциплины в структуре основной профессиональной образовательной программы:

Учебная дисциплина «Цифровая схемотехника» является обязательной частью общепрофессионального цикла основной образовательной программы в соответствии с ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

Учебная дисциплина «Цифровая схемотехника» обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС СПО по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте). Особое значение дисциплина имеет при формировании и развитии ОК 01, ОК 02, ПК 1.1

## 1.2. Цель и планируемые результаты освоения дисциплины

В рамках программы учебной дисциплины обучающимися усваиваются умения и знания:

Код ПК ОК	Умения	Знания
ОК 01 ОК 02 ПК 1.1	– использовать типовые средства вычислительной техники и программного обеспечения; – проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам.	– виды информации и способы ее представления в ЭВМ; – алгоритмы функционирования цифровой схемотехники.

## 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы учебной дисциплины	80
в том числе:	
теоретическое обучение	50
практические занятия	20
Самостоятельная работа	4
Консультации	4
Промежуточная аттестация	2

## 2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
<b>Введение</b>	<b>Содержание учебного материала</b> Задачи и структура дисциплины. Содержание тем дисциплины. Значение дисциплины на современном этапе развития общества и в системе подготовки специалистов по автоматике и телемеханике на железнодорожном транспорте. Краткий очерк истории развития цифровой схемотехники. Связь цифровой схемотехники с развитием элементной базы при создании приборов и устройств функциональной электроники и вычислительной техники на основе синтеза. Основные определения и понятия в цифровой схемотехнике: схемотехника, цифровой сигнал, цифровое устройство, цифровая логика, синтез, микропроцессор, микро ЭВМ. Роль и значение функциональной электроники, как научно-технического направления, в построении новых систем автоматики на железнодорожном транспорте	<b>2</b>	ОК 01 ОК 02 ПК 1.1
<b>Раздел 1. Арифметические основы цифровой схемотехники</b>		<b>8</b>	
<b>Тема 1.1. Формы представления числовой информации в цифровых устройствах</b>	<b>Содержание учебного материала</b> Основные особенности систем счисления для представления (записи) информации в устройствах цифровой схемотехники (двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления). Форматы представления и передачи информации для цифровых устройств. Понятие бита, байта, машинного слова. Математический и машинный способы записи двоичных чисел. Формы представления чисел с фиксированной и плавающей запятой. Понятие о разрядной сетке. Представление положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда	<b>4</b>	ОК 01 ОК 02 ПК 1.1
	<b>В том числе, практических занятий</b> <b>Практическое занятие № 1.</b> Кодирование целых, дробных и смешанных чисел в различных системах счисления. <b>Практическое занятие № 2.</b> Кодирование положительных и отрицательных двоичных чисел в прямом, обратном, дополнительном и модифицированном кодах со знаковым и без знакового разряда»	<b>2</b>	
<b>Тема 1.2. Арифметические операции</b>	<b>Содержание учебного материала</b> Особенности выполнения арифметических операций с многоразрядными двоичными кодированными числами (сложение, вычитание, умножение и деление) со знаковым и без	<b>4</b>	ОК 01 ОК 02 ПК 1.1

<b>кодированными числами</b>	знакового разряда. Правила и последовательность выполнения арифметических операций с кодированными двоичными числами с фиксированной и плавающей запятой в прямом, обратном, дополнительном и модифицированном коде со знаковым и без знакового разряда. Сложение и вычитание кодированных двоично-десятичных чисел со знаковым и без знакового разряда		
	<b>В том числе, практических занятий</b>	2	
	<b>Практическое занятие № 3.</b> Выполнение арифметических операций с многоразрядными двоичными кодированными числами со знаковым и без знакового разряда.		
<b>Раздел 2. Логические основы цифровой схемотехники</b>		<b>10</b>	
<b>Тема 2.1. Функциональная логики</b>	<b>2.1. Содержание учебного материала</b>	<b>4</b>	ОК 01 ОК 02 ПК 1.1
	Физическое представление логических значений двоичных чисел электрическими сигналами. Понятие о комбинационной схеме и цифровом автомате. Булевы (переключательные) функции, их количество и способы задания, существенные и фиктивные переменные. Способы представления логических переключательных функций: высказывание (словесное и письменное), табличное (понятие о таблицах истинности) и аналитическая запись (запись формулой). Элементарные (основные, базисные функции И, ИЛИ, НЕ) и комбинационные (универсальные, базовые) логические функции одной и двух переменных, их функциональная запись через дизъюнкцию, конъюнкцию и инверсию. Понятие высказывания. Операции импликации, эквивалентности и суммы по модулю 2, их свойства. Таблицы истинности для основных (базисных) и универсальных (базовых) логических функций. Релейно-контактный аналог элементарных и комбинационных логических функций. Применение законов, тождеств и правил алгебры логики для записи и преобразования переключательных функций. Условное графическое обозначение (УГО) основных (базисных) и универсальных (базовых) логических элементов для реализации элементарных и комбинационных функций		
	<b>В том числе, практических занятий</b>	1	
<b>Практическое занятие № 4.</b> Формы представления функций алгебры логики и их минимизация.			
<b>Тема 2.2. Основы синтеза цифровых логических устройств</b>	<b>2.2. Содержание учебного материала</b>	<b>4</b>	ОК 01 ОК 02 ПК 1.1
	Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи переключательных функций. Основы аналитического и графического (карты Карно) способов минимизации функций. Методика перехода от нормальной к совершенным формам записи переключательных функций при аналитическом и графическом способах. Основы синтеза и анализа комбинационных логических схем. Алгоритм перехода от высказывания к табличной и функциональной аналитической форме записи		

	<p>переключательных функций. Специальные разложения ПФ. Не полностью определенные (частные) ПФ. Построение функциональной схемы логического устройства методом синтеза. Синтез не полностью заданных логических функций. Понятие о запрещенных и неопределенных наборах аргументов элементарных функций. Анализ функциональных схем логических устройств. Некоторые особенности построения схем логических устройств. Техническая реализация — построение логических схем по переключательным функциям. Особенности построения логических устройств</p> <p><b>В том числе, практических занятий</b></p> <p><b>Практическое занятие № 5.</b> Построение схем цифровых логических устройств методом синтеза.</p>	1	
<b>Тема 2.3. Цифровые интегральные микросхемы</b>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о цифровых интегральных микросхемах (ЦИМС) и область их применения. Основные серии ЦИМС для построения логических устройств. Классификация серий ЦИМС по функциональному назначению, физическому принципу работы активных элементов (схемотехническое решение), электрическим и эксплуатационным параметрам, выполняемым функциям, классам (типам). Номенклатура и серии цифровых интегральных микросхем. Конструктивное оформление интегральных микросхем. Система цифробуквенного обозначения серий цифровых интегральных микросхем. Основные параметры ЦИМС. Сравнительные параметры ЦИМС с различными видами схемотехнических решений.</p> <p>Общая характеристика последовательных и комбинационных цифровых логических устройств на основе ЦИМС. Функциональные схемы и условные графические обозначения ЦИМС в зависимости от функционального назначения. Особенности включения ЦИМС в функциональных схемах логических устройств</p>	2	ОК 01 ОК 02 ПК 1.1
<b>Раздел 3. Последовательностные цифровые устройства — цифровые автоматы</b>		<b>10</b>	
<b>Тема 3.1 Цифровые триггерные схемы</b>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о триггере как простейшем конечном цифровом автомате. Назначение триггеров и их применение в аппаратуре железнодорожной автоматики и телемеханики. Типы триггеров. Классификация триггеров по способу записи и управления информацией, организации логических связей. Назначение и обозначение входов и выходов триггеров. Методика определения состояния триггеров. Основные параметры.</p> <p>Построение триггеров на основе логических элементов интегральной схемотехники методом синтеза. Основные понятия о статическом и динамическом управлении триггером. Принцип функционирования асинхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ в интегральной схемотехнике с прямыми инверсными входами. Построение функциональной схемы и процесс функционирования</p>	4	ОК 01 ОК 02 ПК 1.1

	<p>одноступенчатого и двухступенчатого RS-триггера. Особенности построения и работы функциональных схем счетных триггеров. Построение функциональных схем и принцип работы триггеров Т-типа, D-типа. Построение универсального JK-триггера на основе RS-триггера с устранением состояния неопределенности. Условия построения и работы синхронных триггеров. Таблица переходов триггера (таблица истинности) и закон функционирования триггера (характеристическое уравнение триггера).</p> <p>Некоторые особенности функциональных схем триггеров: расширение информационных входов по И (ИЛИ), создание входов асинхронной установки (сброса) в нулевое (0) или единичное (1) состояние триггеров и их блокировка, создание дополнительных входов разрешения. Построение и работа схем взаимного преобразования триггеров: RS→T; D→T; RST→D; RST→JK; JK→RS; JK→T; JK→D. Условное графическое обозначение триггеров</p>		
	<p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 1.</b> Исследование работы интегральных триггеров на логических элементах»</p>	1	
<p><b>Тема 3.2. Цифровые счетчики импульсов</b></p>	<p><b>Содержание учебного материала</b></p> <p>Общие сведения о счетчиках. Назначение и типы счетчиков и пересчетных устройств. Классификация и параметры счетчиков. Принцип функционирования счетчиков. Максимальный (избыточный) и эффективный коэффициенты счета счетчика. Переполнение счетчика</p> <p>Принципы построения и работы счетчиков на сложение и вычитание с последовательным, параллельным, сквозным и групповым переносом. Таблица переходов счетчиков (таблица истинности, таблица состояний) и закон функционирования счетчика (характеристическое уравнение). Разрядность и коэффициент пересчета счетчиков, весовое соотношение разрядов. Ввод и вывод информации в счетчиках (последовательный и параллельный). Синхронные и асинхронные счетчики. Счетчик с изменяемым направлением счета (реверсивный счетчик). Самоостанавливающийся счетчик. Декадный двоично-десятичный счетчик. Построение и принцип работы счетчиков с переменным коэффициентом пересчета. Кольцевые счетчики.</p> <p>Построение суммирующего двоичного счетчика методом синтеза. Варианты графического изображения функциональных схем счетчиков (вертикальное и горизонтальное). Условное графическое обозначение счетчиков. Каскадное соединение счетчиков (многоразрядные счетчики). Схемы делителя частоты импульсной последовательности на основе двоичных счетчиков (назначение, принцип построения и работа делителей с различными коэффициентами деления)</p>	3	<p>OK 01 OK 02 ПК 1.1</p>
	<p><b>В том числе, лабораторных работ</b></p> <p><b>Лабораторная работа № 2.</b> Исследование функциональных схем счетчиков.</p>	1	



<b>Тема 3.3. Регистры</b>	<b>Содержание учебного материала</b>	<b>3</b>	ОК 01 ОК 02 ПК 1.1
	Общие сведения о регистрах. Назначение и типы регистров. Классификация регистров. Принцип построения и работы последовательных, параллельных, последовательно-параллельных и параллельно-последовательных регистров при вводе и выводе информации. Особенности парафазного параллельного регистра. Кольцевые регистры, их назначение, особенности построения и динамика работы. Регистры с высоким импедансом, применение их в вычислительных комплексах. Реверсивный регистр, назначение, принцип построения и особенности применения. Сдвигающие регистры с цепями приема двоичной информации в последовательном коде и выдачи — в параллельном коде и наоборот. Сдвигающие регистры как преобразователи кодов. Буферные регистры. Варианты графического изображения функциональных схем регистров (вертикальное и горизонтальное). Условное графическое обозначение регистров. Реализация схем регистров на триггерах различных типов		
	<b>В том числе, лабораторных работ</b>	<b>1</b>	
<b>Лабораторная работа № 3. Исследование функциональных схем регистров»</b>			
<b>Раздел 4. Комбинационные цифровые устройства</b>		<b>12</b>	
<b>Тема 4.1. Шифраторы и дешифраторы</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Назначение шифраторов и дешифраторов как элементов преобразования числовой информации. Принцип построения и работы шифраторов и дешифраторов. Таблица истинности процесса функционирования шифратора и дешифратора. Матричные, линейные и прямоугольные дешифраторы. Емкость шифраторов и дешифраторов. Форматы входного кода: двоичный и двоично-десятичный. Многоступенчатые дешифраторы. Условное графическое обозначение шифраторов и дешифраторов. Анализ схем шифраторов и дешифраторов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>В том числе, лабораторных работ</b>	<b>1</b>	
<b>Лабораторная работа № 4. Исследование функциональных схем шифраторов и дешифраторов»</b>			
<b>Тема 4.2. Преобразователи кодов</b>	<b>Содержание учебного материала</b>	<b>4</b>	ОК 01 ОК 02 ПК 1.1
	Назначение преобразователей кодов. Принцип построения и работы преобразователя двоичного позиционного числа в специальные двоичные машинные коды и машинных кодов одного вида в другой, преобразователя двоично-десятичного кода в двоично-десятичный код другого вида, преобразователя кодов для цифровой кодировки. Особенности построения схем при переходе из кодов одной системы счисления в другую. Таблица истинности процесса функционирования преобразователя кодов. Условное графическое обозначение преобразователей кодов. Анализ схем преобразователей кодов в базисах ИЛИ, И-НЕ, ИЛИ-НЕ		
	<b>В том числе, практических занятий</b>	<b>2</b>	

		<b>Практическое занятие № 6. Логическое проектирование счетных схем».</b>		
<b>Тема 4.3. Мультиплексоры и демультиплексоры</b>	<b>4.3.</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
		Назначение мультиплексоров и демультиплексоров как элементов устройств передачи и приема информации. Мультиплексоры как цифровые многопозиционные переключатели-коммутаторы. Демультиплексоры как селекторы-распределители входного сигнала, расширители каналов. Принцип построения и функционирования мультиплексоров и демультиплексоров. Особенности использования мультиплексоров для передачи информации из многих каналов в один в последовательном коде и преобразования параллельного кода в последовательный. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и демультиплексоров. Применение мультиплексоров и демультиплексоров как коммутаторов каналов. Понятие о селекторах-мультиплексорах. Условное графическое обозначение мульти-плексоров и демультиплексоров		
		<b>В том числе, лабораторных работ</b>	<b>1</b>	
		<b>Лабораторная работа № 5.</b> Исследование функциональных схем мультиплексоров и демультиплексоров.		
<b>Тема 4.4. Комбинационные двоичные сумматоры</b>	<b>4.4.</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
		Назначение и классификация комбинационных сумматоров. Построение методом синтеза и условия функционирования одноразрядного комбинационного полусумматора. Таблица истинности процесса функционирования комбинационного сумматора. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия с запоминанием переноса, последовательным сквозным переносом, параллельным и групповым переносом. Способы повышения быстродействия параллельных сумматоров. Накапливающие двоичные сумматоры. Десятичные сумматоры. Каскадное соединение сумматоров. Условное графическое обозначение сумматоров. Анализ функциональных схем сумматоров		
		<b>В том числе, лабораторных работ</b>	<b>1</b>	
		<b>Лабораторная работа № 6.</b> Исследование функциональных схем сумматоров.		
<b>Тема 4.5. Цифровые компараторы</b>	<b>4.5.</b>	<b>Содержание учебного материала</b>	<b>2</b>	
		Назначение и классификация цифровых компараторов — схем сравнения. Основные операции поразрядного сравнения двух сравниваемых двоичных чисел на основе алгебры логики. Принципы равенства и неравенства двоичных чисел. Принцип построения и процесс функционирования одноразрядного компаратора. Построение и работа многоразрядного компаратора. Таблица истинности функционирования компаратора. Способы наращивания разрядности компараторов. Каскадные схемы компараторов. Условное графическое обозначение компараторов		

<b>Раздел 5. Цифровые запоминающие устройства</b>		<b>6</b>	
<b>Тема 5.1. Классификация и параметры запоминающих устройств</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры цифровых запоминающих устройств по физическим принципам работы, по технологии изготовления, способу изображения чисел, способу запоминания информации, по кратности считывания. Методы размещения информации (адресная и безадресная). Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Понятие о сверхоперативном запоминающем устройстве (СОЗУ). Организация безадресной и виртуальной памяти (магазинная, стековая, ассоциативная, непосредственная и прямой адресации)		
<b>Тема 5.2. Оперативные запоминающие устройства</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Назначение, принцип построения и режимы работы оперативно-запоминающего устройства (ОЗУ) — запись, хранение и чтение информации в элементах памяти ОЗУ. Организация памяти в ОЗУ. Построение схем запоминающих элементов динамических и статических ОЗУ. Структура матриц накопителей информации ОЗУ. Схемы оперативных запоминающих устройств на основе ТТЛ-структуры и МДП-структуры с однокоординатной и двухкоординатной выборкой. Статические ОЗУ (регистровые, матричные, файловые, поразрядные, байтовые). Динамические ОЗУ. Схемотехника ОЗУ на отечественных микросхемах. Условное графическое обозначение оперативно-запоминающего устройства		
<b>Тема 5.3. Постоянные запоминающие устройства</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Назначение и классификация постоянных запоминающих устройств (ПЗУ). Элементная база и организация постоянных запоминающих устройств. Постоянные запоминающие устройства масочного типа и программируемые пользователем. Построение ПЗУ различных видов. Принцип программирования пользователем ПЗУ (электрическим сигналом и маскированием). Особенности построения перепрограммируемых постоянных запоминающих устройств (ППЗУ). Схема ППЗУ с многократным электрическим перепрограммированием. ППЗУ с ультрафиолетовым стиранием и электрической записью. Условное графическое обозначение постоянных запоминающих устройств		
<b>Раздел 6. Аналого-цифровые и цифро-аналоговые преобразователи информации</b>		<b>4</b>	
<b>Тема 6.1. Цифро-аналоговые преобразователи (ЦАП) кода в напряжение</b>	<b>Содержание учебного материала</b>	<b>2</b>	ОК 01 ОК 02 ПК 1.1
	Назначение и основные параметры цифро-аналоговых преобразователей (ЦАП). Методы преобразования кода в аналоговый сигнал. Основные схемные решения построения цифро-аналоговых преобразователей: ЦАП с прецизионными резисторными матрицами и безматричные. Построение и принцип работы схемы ЦАП с прецизионными резисторными матрицами (ЦАП с весовыми двоично-взвешенными сопротивлениями) и на основе матрицы		

	R-2R с суммированием токов. Схемотехнические принципы цифро-аналоговых преобразователей и их построение на электронных ключах. Условное графическое обозначение цифро-аналоговых преобразователей		
	<b>В том числе, лабораторных работ</b>	1	
	Лабораторная работа № 7. Исследование функциональных схем цифро-аналоговых преобразователей»		
<b>Тема 6.2. Аналого-цифровые преобразователи (АЦП) информации</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Назначение и основные параметры аналого-цифровых преобразователей (АЦП). Принцип аналого-цифрового преобразования информации. Понятие о дискретизации, квантовании и кодировании непрерывных сигналов. Методы преобразования аналогового сигнала в код. Принцип построения аналого-цифровых преобразователей сигналов по методам ступенчатого и последовательного приближения опорного напряжения и с параллельным преобразованием. Преобразователь угла поворота в двоичный код. Последовательные АЦП с единичным и с двоично-взвешенным приближением. Условное графическое обозначение аналого-цифровых преобразователей		
	<b>В том числе, лабораторных работ</b>	1	
	Лабораторная работа № 8. Исследование функциональных схем аналого-цифровые преобразователей»		
<b>Раздел 7. Микропроцессоры и микропроцессорные устройства</b>		<b>4</b>	
<b>Тема 7.1. Общие сведения о микропроцессорах и микропроцессорных системах</b>	<b>Содержание учебного материала</b>	2	ОК 01 ОК 02 ПК 1.1
	Основные определения и понятия о микропроцессорах как примерах цифрового автомата. Назначение, классификация и типовая структура микропроцессора. Два подхода к построению процессоров: принципы схемной логики и программируемой логики. Способы организации управления вычислительным процессом. Классификация микропроцессорных средств. Поколения микропроцессоров. Области применения микропроцессоров и микроЭВМ. Роль микропроцессорной техники при создании систем обработки данных. Перспективы развития и использования микропроцессорных средств		
<b>Тема 7.2. Микропроцессорные устройства</b>	<b>Содержание учебного материала</b> Однокристалльные микропроцессоры. Структурная схема и архитектурное построение однокристалльного микропроцессора. Состав, назначение и принципы взаимосвязи основных блоков в структурной схеме микропроцессора. Назначение основных сигналов и выводов. Взаимодействие устройств микропроцессора при выполнении команд управления. Команды микропроцессора. Особенности реализации команд передачи управления. Организация памяти микропроцессоров. Машинные такты и циклы (временная диаграмма циклов). Информация состояния. Запуск микропроцессора. Состояния захвата, прерывания, останова. Понятие о программном обеспечении	2	ОК 01 ОК 02 ПК 1.1
<b>Промежуточная аттестация</b>		<b>2</b>	



### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.09. «ЦИФРОВАЯ СХЕМОТЕХНИКА»**

**3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:**

Лаборатория «Цифровая схемотехника», оснащенная в соответствии с п 6.1.2.1 Примерной программы по специальности 27.02.03 Автоматика и телемеханика на транспорте (железнодорожном транспорте).

#### **3.2. Информационное обеспечение реализации программы**

Для реализации программы библиотечный фонд образовательной организации должен иметь печатные и/или электронные образовательные и информационные ресурсы, рекомендуемые для использования в образовательном процессе

##### **3.2.1. Печатные издания**

1. Дунаев С.Д., Золотарёв С.Н. Цифровая схемотехника: учебное пособие - М.: ГОУ «УМЦ ЖДТ», 2007. – 238 с.

2. Смиян Е.В. Схемотехнические решения построения и контроля цифровых устройств: учеб. пособие. — М.: ФГБУ ДПО «Учебно-методический центр по образованию на железнодорожном транспорте», 2018. — 183 с.

3. Богомолов С.А. Основы электроники и цифровой схемотехники [Текст]: Учебник / С.А. Богомолов. – М.: Академия, 2015. – 208 с.

4. Кузин А.В. Микропроцессорная техника [Текст]: Учебник / А.В. Кузин, М.А. Жаворонков. – М.: Академия, 2013. – 304 с.

5. Фролов В.А. ОП 09 Цифровая схемотехника [Текст]: Методическое пособие по проведению практических и лабораторных занятий / В.А. Фролов. – М.: ФГБОУ «Учебно-методический центр по образованию на железнодорожном транспорте», 2016. – 100 с.

### **4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

<b>Результаты обучения</b>	<b>Критерии оценки</b>	<b>Методы оценки</b>
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		

<ul style="list-style-type: none"> <li>- видов информации и способов ее представления в ЭВМ.</li> <li>- алгоритмов функционирования цифровой схемотехники.</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся перечисляет виды информации и способы ее представления в ЭВМ;</li> <li>- воспроизводит алгоритмы функционирования цифровой схемотехники.</li> </ul>	<p>различные виды опроса, решение задач, тестирование</p>
<b>Перечень знаний, осваиваемых в рамках дисциплины:</b>		
<ul style="list-style-type: none"> <li>- использовать типовые средства вычислительной техники и программного обеспечения.</li> <li>- проводить контроль и анализ процесса функционирования цифровых схемотехнических устройств по функциональным схемам</li> </ul>	<ul style="list-style-type: none"> <li>- обучающийся демонстрирует практические навыки использования типовых средств вычислительной техники и программного обеспечения;</li> <li>- анализирует и контролирует процесс функционирования цифровых схемотехнических устройств по функциональным схемам.</li> </ul>	<p>экспертное наблюдение и оценка на лабораторных и практических занятиях</p>